**国家标准《半导体器件 功率器件用碳化硅同质外延片缺陷的无损检测识别判据 第1部分：缺陷分类》**

**编制说明**

1. **工作简况**
2. **立项目的和意义**

碳化硅（SiC）作为典型的宽禁带半导体材料，与硅(Si)相比，具有击穿电场高、导热率高、饱和电子漂移速度高和本征载流子浓度低等优越的物理性能，非常适合在大功率、高温和高频环境下应用，因此广泛应用于新一代功率半导体器件中。SiC基功率半导体器件相对于硅基器件，具有更快的开关速度、低损耗、高阻断电压和耐高温等性能。当前，全球半导体产业正处于深度变革，化合物半导体成为产业发展新的关注点，我国正加紧产业布局，抢占发展的主动权。

SiC外延片是在碳化硅单晶抛光片上经过化学气相沉积反应生长一层导电类型、载流子浓度、厚度和晶格结构都符合要求的碳化硅单晶薄膜，SiC同质外延片中存在的缺陷是衡量SiC外延片质量的重要参数，也直接影响SiC基功率半导体器件的成品率和可靠性，准确识别SiC外延片中的缺陷，对于SiC外延片的制备、使用有重要的意义。关于SiC外延片中的缺陷分类及其检测方法，在我国目前均无统一的标准，需制定国家标准，规范SiC外延片的缺陷分类及其检测方法，指导SiC外延片的生产和使用，促进国内SiC半导体材料和SiC基功率半导体器件的发展。

1. **任务来源**

《半导体器件 功率器件用碳化硅同质外延片缺陷的无损检测识别判据 第1部分：缺陷分类》标准制定是2021年第4批国家标准计划项目，计划项目批准文号：国标委发【2021】41号，计划项目代号：20214653-T-469。归口单位为全国半导体设备和材料标准化技术委员会（TC 203），执行单位为全国半导体设备和材料标准化技术委员会材料分会（TC 203/SC2），承办单位为中国电子科技集团公司第十三研究所，项目周期为18个月。

1. **主要工作过程**

**3.1 起草阶段**

2021.1～2021.6:成立了编制组,查询、收集和分析相关标准资料。编制组由半导体材料的设计人员、工艺人员、检验试验管理人员和标准化人员组成；编制组首先对IEC 63068-1 Ed1.0:2019进行翻译和研究，同时对收集的SiC外延材料相关的标准和资料进行分析，在草案的基础上对标准的内容进行进一步的完善，形成《半导体器件 功率器件用碳化硅同质外延片缺陷的无损检测识别判据 第1部分：缺陷分类》征求意见稿。

1. **标准主要起草单位及人员所做的工作**

中国电子科技集团公司第十三研究所作为本标准的主要承办单位，是国内最早开展SiC同质外延材料生长研究的单位之一，多年从事各种材料的研制工作，目前已实现SiC外延材料工程化生产，形成了碳化硅外延工艺生产和测试平台，掌握了设计仿真、缺陷表征、参数检测以及稳定性控制的全套外延生产技术，SiC外延片产品掺杂浓度不均匀性、厚度不均匀性、缺陷等典型指标达到国内领先水平，技术力量雄厚，测试分析手段丰富，拥有多台套国际先进、全系列的半导体外延材料测试设备，具备制定本标准的技术实力，在标准制定过程中同时也牵头组织了标准的试验验证工作，为标准技术内容的确定奠定了技术基础。

1. **标准编制原则及确定标准主要内容的依据**
2. **编制原则**

本标准等同采用IEC 63068-1 Ed1.0:2019《半导体器件 功率器件用碳化硅同质外延片缺陷的无损检测识别判据 第1部分：缺陷分类》，标准编写符合GB/T 1.1—2020《标准化工作导则 第1部分：标准化文件的结构和起草规则》、GB/T 1.2-2020 《标准化工作导则 第2部分：以ISO/IEC标准化文件为基础的标准化文件起草规则》的规定。

1. **标准主要内容的确定依据**

标准的结构和内容与IEC 63068-1 Ed1.0:2019保持一致。本标准包含范围、引用文件、术语和定义和缺陷分类四章内容。具体说明如下：

1）范围：商用碳化硅（SiC）同质外延片产品上缺陷的缺陷分类。

2）术语和定义：给出了碳化硅、3C型碳化硅、4H型碳化硅等47个术语定义，其中晶向、颗粒等术语在GB/T 14264-2009《半导体材料术语》也有定义，本文件中术语按照IEC标准原文翻译，和IEC原文件保持一致。

3）缺陷分类：规定了14类缺陷，其中11类缺陷具有典型的光学图像和典型的光致发光图像，因此给出相对应的图示，另外3类缺陷较难获得典型图像，因此仅给出缺陷定义和描述。

1. **试验情况**

本标准中规定的碳化硅缺陷的缺陷分类，参加巡回测试的厂家有：中国电子科技集团公司第十三研究所，之江实验室，芜湖启迪半导体有限公司，中国电子科技集团公司第四十六研究所。

**三、标准水平分析**

本标准等同采用IEC 63068-1 Ed1.0:2019 《Semiconductor device-Non-destructive recognition criteria of defects in silicon carbide homoepitaxial wafer for power devices –Part 1: Classification of defects》，标准内容与国际标准保持一致。

本次标准的制定对碳化硅同质外延片制备技术的提高，规范碳化硅外延片产业的发展起到巨大的推动作用，同时实现了与国际标准的接轨。本标准为推荐性国家标准，达到了国际一般水平。

**四、与现行法律、法规、强制性国家标准及相关标准协调配套情况**

关于功率器件用碳化硅同质外延片的缺陷分类和检测方法，目前国内无相关国家标准。本标准与现行的法律、法规及国家标准、国家军用标准、行业标准没有冲突，不涉及知识产权纠纷。

目前SiC已发布的SiC材料和器件相关国家标准主要包括：

第三代半导体产业技术创新战略联盟标准T/CASA004.1《4H碳化硅衬底及外延层缺陷术语》

第三代半导体产业技术创新战略联盟标准T/CASA004.2《4H-SiC衬底及外延层缺陷图谱》。

本标准等同采用IEC 63068-1 Ed1.0:2019，对缺陷的分类和检测方法进行补充，是对上述联盟标准的补充和配套。

**五、重大分歧意见的处理经过和依据**

编制组根据起草前确定的编制原则进行了标准起草，标准起草小组前期进行了充分的准备和调研，并做了大量调查论证、信息分析和试验工作，标准在主要技术内容上，行业内取得了较为一致的意见，标准起草过程中未发生重大分歧意见。

**六、标准作为强制性标准或推荐性标准的建议**

建议本标准将作为推荐性国家标准实施。

**七、废止现行有关标准的建议**

无替代或废止现行相关标准。

**八、贯彻国家标准的要求和措施建议**

本标准的实施与现有的其他标准没有冲突之处。本标准的制定和推广，有利于规范行业的发展，有利于国内半导体材料、符合大尺寸半导体样品的质量监控与品质提升的需求，有利于提高国内半导体样品的国内与国际市场竞争能力，实现高端半导体材料的民族自主可控。标准发布后建议组织标准宣贯推广会，促进标准的实施。

**九、其他需要说明的事项**

无。

标准编制组